

Dr. Luis Morales Velazquez

Luis Morales Velázquez obtuvo el título en Licenciado en Comunicaciones y Electrónica en 2005 por la Universidad de Guanajuato, en 2007 obtuvo el título de Maestros en Ciencias en Instrumentación y Control Automático por la Universidad Autónoma de Querétaro y en 2010 obtuvo el título de Doctor en Ingeniería por la Universidad Autónoma de Querétaro. Actualmente pertenece al Sistema Nacional de Investigadores, cuenta con cuatro publicaciones de artículos en revistas internacionales indizadas, siete registros de derechos de autor y una patente en trámite; ha dirigido un total de seis tesis entre licenciatura y maestría. Su línea de investigación se enfoca al diseño de sistemas digitales en hardware, específicamente diseño con FPGA, reconocido como experto a nivel nacional habiendo impartido cursos de actualización profesional a profesores e ingenieros en la industria en diversas zonas del país. Participa como miembro del grupo de investigación HSPdigital y se especializa en diseño de algoritmos, IPcores y tarjetas FPGA para procesamiento de datos aplicadas a sistemas de control, instrumentación, sensores inteligentes y sistemas embebidos.