

## Ing. Rafael Muñoz Huerta

Obtuvo el grado de Ingeniero en Electrónica con especialidad en Sistemas Digitales en el Instituto Tecnológico de Mazatlán en 2006. Actualmente estudia la Maestría en Ingeniería Eléctrica aplicada al Procesamiento de Señales en Hardware, en la Facultad de Ingeniería Mecánica Eléctrica y Electrónica - Universidad de Guanajuato. Sus áreas de interés incluyen el Procesamiento de Señales en Hardware utilizando FPGA, y la Realización en FPGA de la técnica Lock-In Digital para filtrado no lineal.