

Descargas

Archivos de las materias impartidas por el grupo HSP DigitalUG - FIMEE

Maestria

- Circuitos Lógicos
- Temario
- HSP
- Temario
- Ej1-Errores
- Ej2-Aritmetica
- Ej3-NoRecursivos
- Filtros
- División
- Raíz
- SAR
- Procesamiento Avanzado de Señales
- Proyecto Final
- Estructuras Digitales Con FPGA
- Diapositivas del curso
- Instrumentación en Mecatrónica
- Temario
- Filtrado Adaptivo
- Sistemas Digitales
- Interfaz
- Secuenciador
- Presentación Dr. Cabal

Licenciatura

- Electrónica Digital I
- Temario
- Practicas de laboratorio
- Electrónica Digital II
- Temario
- Manual de practicas Electrónica Digital II
- Spartan3_userguide
- Sistemas Digitales
- Temario
- Practicas de laboratorio

- Señales y Sistemas I
- Circuitos Integrados Lineales I
- Temario
- Práctica 1
- Práctica 2
- Práctica 3
- Práctica 5
- Práctica 6
- Calificaciones Finales
- Cálculo I
- Temario
- Práctica 1
- Laboratorio 1
- Práctica 2
- Laboratorio 2
- Práctica 3
- Laboratorio 3
- Práctica 4
- Laboratorio 4
- Práctica 5
- Laboratorio 5
- Práctica 6
- Laboratorio 6
- Práctica 7
- Laboratorio 7
- Circuitos Integrados Lineales II
- Practica_6

- Practica 7

UAQ- Facultad de Ingeniería Licenciatura

- Mecatrónica

- Temario Maestría

- Diseño de Circuitos

- Archivos Mosis